

INFORMAȚII PERSONALE

Emilia ȘIPOȘ

📍 Str. George Barițiu, nr. 26-28, Cluj-Napoca, România

☎ 0264-401471 0744-670-748

✉ emilia.sipos@bel.utcluj.ro

Sexul F | Data nașterii 22/09/1974 | Naționalitatea Română | Starea civilă Căsătorită, 2 copii

EXPERIENȚA PROFESIONALĂ

- 2022- prezent Conferențiar la Departamentul Bazele Electronicii
2013 – 2022 Șef de lucrări la Departamentul Bazele Electronicii
2004 – 2013 Asistent universitar la Departamentul Bazele Electronicii
2001 – 2004 Preparator universitar la Departamentul Bazele Electronicii
- Facultatea de Electronică, Telecomunicații și Tehnologia Informației, Universitatea Tehnică din Cluj-Napoca, str. George Barițiu, nr. 26-28, Cluj-Napoca, România
- Activități didactice și de cercetare
- Titular cursuri:
Managementul calității
Dispozitive electronice (Ro), Circuite electronice fundamentale (Ro)
- Discipline predate:
Dispozitive electronice (Ro, Eng) – curs, laborator, specializările Electronică Aplicată, Tehnologii și Sisteme de Telecomunicații, Inginerie Economică în Domeniul Electric, Electronic și Energetic (an I)
- Circuite electronice fundamentale (Ro, Eng) – curs, seminar, laborator, specializările Electronică Aplicată, Tehnologii și Sisteme de Telecomunicații, Inginerie Economică în Domeniul Electric, Electronic și Energetic (an I)
- Linear electronic circuits (Eng) - seminar, laborator – specializarea Automatică și Informatică Aplicată (an I)
- Managementul calității - curs, proiect, seminar, specializarea Inginerie Economică în Domeniul Electric, Electronic și Energetic (an IV)
- Optimizare tehnico-economică - proiect, specializarea Inginerie Economică în Domeniul Electric, Electronic și Energetic (an IV)
- Sisteme cu logică nuanțată (Ro) – laborator, specializarea Electronică Aplicată (an IV)
- 2016 – prezent Consilier de an, anul II Ro, seria B, specializarea Inginerie Electronică și Telecomunicații
Activități de consiliere
- 2012 – 2016 Consilier de an, anul II Eng, specializarea Inginerie Electronică și Telecomunicații
Activități de consiliere

- 2005 – prezent **Membru în Comisia de Admitere nivel licență, Facultatea de Electronică, Telecomunicații și Tehnologia Informației**
Activități organizatorice și de promovare a admiterii
- 2002, 2003, 2008 **Secretar comisie finalizare studii**
Activități organizatorice
- 2001 - prezent **Coordonator proiecte de diplomă și disertație**

EDUCAȚIE ȘI FORMARE

- 2012 **Doctor în Inginerie Electronică și Telecomunicații**
Domeniul Inginerie Electronică și Telecomunicații, Universitatea Tehnică din Cluj-Napoca
- 2012 **Absolvent**
Școală universitară de formare inițială și continuă a personalului didactic și a trainerilor din domeniul specializărilor tehnice și ingineresti, – DidaTec, POSDRU/87/1.3/S/60981, 2010-2013
- 2001 **Studii aprofundate, Tehnici de proiectare a circuitelor electronice complexe**
Facultatea de Electronică, Telecomunicații și Tehnologia Informației, Universitatea Tehnică din Cluj-Napoca
- 2000 **Inginer diplomat**
Profilul Electronic, Specializarea Comunicații, Facultatea de Electronică, Telecomunicații și Tehnologia Informației, Universitatea Tehnică din Cluj-Napoca
- 1993 **Diplomă de bacalaureat**
Grup Școlar de Chimie Industrială, Turda, jud. Cluj

COMPETENȚE PERSONALE

Limba(i) maternă(e) română

Alte limbi străine cunoscute

	INTELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
Engleză	B2	B2	B2	B2	B2
Franceză	A2	B1	A2	A2	B1

Niveluri: A1/2: Utilizator elementar - B1/2: Utilizator independent - C1/2: Utilizator experimentat
Cadru european comun de referință pentru limbi străine

Competențe și abilități sociale

- Abilitate de coordonare
- Comunicare
- Eficiență
- Spirit de echipă
- Abilitate de a lucra cu studenți din toate mediile sociale/culturale.

Competențe organizaționale/manageriale

- Abilități de structurare, planificare
- Capacitate de sinteză
- Autonomie în activitate
- Leadership.

Competențe dobândite la locul de muncă

- Analiza și proiectarea circuitelor electronice
 - Utilizarea logicii trivalente în proiectarea circuitelor electronice
 - Aplicarea tehnicilor de inteligență computațională în analiza, modelarea și proiectarea unor circuite electronice
- Tehnici de inteligență computațională
- Managementul calității
- Proiectare și implementare de software educațional
- Utilizarea tehnicilor educaționale moderne în învățământul tehnic universitar

Competențe informatice

- Medii de dezvoltare integrate: Matlab/Simulink, OrCad, Cadence, Labview
- Cunoștințe avansate utilizare internet, email, pachetul Microsoft Office
- Software pentru crearea de pagini web

INFORMAȚII SUPLIMENTARE

Publicații

Se regăsesc în lista de lucrări

Granturi, proiecte de cercetare

Director de proiect
Sistem de testare automată bazat pe inteligență artificială pentru circuite electronice complexe (2019-2020)

Director de proiect
Analiza relațiilor dintre frecvențele de măsurare și deflexia componentelor din PCB-uri – contract cu terții (2020)

Membru 9 contracte de cercetare

Proiecte de dezvoltare instituțională

Responsabil UTCN - Start lansat pentru o carieră de succes, POCU/90/6.13/6.14, 2018-2020

Expert grup țintă și stagii de practică - Practică Avansată pentru succesul în cariera INGINEREASCĂ – PAVING, POCU SMIS 130354, 2020-2022, director proiect SI.dr.ec.Veronica Maier

Expert pe termen lung - Parteneriat pentru practica studenților (P3S), POSDRU/22/2.1/G/24450, 2009-2011, director proiect prof.dr.ing. Marina Țopa,

Alte activități

Articole științifice ISI – 16, 3 cărți, îndrumătoare de laborator și culegeri de probleme - 10, citări în cărți și publicații ISI și BDI: 42; H-index: 3 (Web of Knowledge - ISI), 2 (Scopus), 6 (Google Scholar).

17.01.2025

